



Politechnika Łódzka

Wydział Elektrotechniki, Elektroniki, Informatyki i Automatyki

# **ZAJĘCIA WYBIERALNE**

**KIERUNEK ELEKTRONIKA I TELEKOMUNIKACJA**

**STUDIA NIESTACJONARNE I-go STOPNIA**

**maj 2016**



## STRUKTURA WYBORU

sem. V

sem. VI

sem. VII

sem. VIII

**przedmioty kierunkowe**

**blok obieralny 1**

**blok obieralny 1**

**blok obieralny 1**

**blok obieralny 2**

**blok obieralny 2**

**blok obieralny 2**



## BLOKI OBIERALNE

I-16 <http://www.eletel.p.lodz.pl/bloki/>

Programowanie mikrokontrolerów i procesorów sygnałowych  
Programowanie urządzeń mobilnych i ich zastosowania  
Mikrokontrolery i sterowniki PLC  
Elektroniczne układy i systemy przemysłowe  
Projektowanie analogowych i cyfrowych układów elektronicznych  
Projektowanie systemów elektronicznych  
Projektowanie bezprzewodowych sieci komputerowych  
Usługi w sieciach teleinformatycznych  
Systemy monitoringu i kontroli dostępu  
Układy i sieci światłowodowe  
Inżynieria akustyczna  
Systemy radiowe krótkiego zasięgu

***Należy wskazać preferowane bloki w poszczególnych semestrach:***

- studenci sem. IV wybierają bloki na sem. VI,***
- studenci sem. VI wybierają bloki na sem. VII i VIII***

***Wybierają cztery bloki nadając im numery według kolejności wyboru***



## BLOKI OBIERALNE

K-25 <http://bloki.dmcs.pl/>

- Akwizycja i przetwarzanie sygnałów w systemach przemysłowych
- Analiza termiczna układów elektronicznych
- Analogowe i cyfrowe układy elektroniczne
- Analogowo-cyfrowe scalone systemy mieszane
- Implementacja algorytmów cyfrowego przetwarzania sygnałów w systemach wbudowanych
- Komputerowe sterowanie w elektronice przemysłowej
- Komputery przemysłowe i pakiety HMI SCADA
- Modelowanie i symulacja przyrządów półprzewodnikowych i układów elektronicznych
- Nowoczesne mikrosystemy scalone
- Pakiety CAD CAM EDA
- Platformy SoC
- Procesory ARM w systemach przemysłowych
- Procesy technologiczne produkcji układów scalonych
- Przemysłowe systemy komunikacji



Politechnika Łódzka

Wydział Elektrotechniki, Elektroniki, Informatyki i Automatyki

## BLOKI OBIERALNE

K-25 <http://bloki.dmcs.pl/>

Systemy mikroprocesorowe

Systemy mobilne i wbudowane w praktyce

Technologie Internetowe

Układy rekonfigurowalne i języki HDL

Projektowanie elektronicznych układów scalonych

Impulsowe układy zasilające

Zaawansowane modelowanie w językach HDL

Zaawansowane programowanie obiektowe

Aplikacje w językach zorientowanych obiektowo

Systemy fotowoltaiczne

Systemy rekonfigurowalne

Zaawansowane systemy przetwarzania sygnałów



Politechnika Łódzka

Wydział Elektrotechniki, Elektroniki, Informatyki i Automatyki

## BLOKI OBIERALNE

**K-27** <http://www.dsod.p.lodz.pl/bloki/>

Elektronika elastyczna

Elektronika motoryzacyjna

Fotowoltaika

Mikro i nanotechnologie

Mobilne technologie Apple

Odnawialne źródła energii

Systemy i sieci światłowodowe

**I-12** [http://matel.p.lodz.pl/FIM\\_lab.pdf](http://matel.p.lodz.pl/FIM_lab.pdf)

Nadprzewodniki i kriogenika

Zaawansowane technologie materiałowe



## PROCEDURA PODZIAŁU

- Deklaracje należy złożyć poprzez portal studenta do **23 maja 2016 roku**
- Decyzję o uruchomieniu zajęć w poszczególnych blokach podejmie Dziekan po uwzględnieniu liczby zainteresowanych studentów (pierwszeństwo uzyskują studenci z najwyższą średnią) oraz możliwości organizacyjnych Wydziału
- Do dnia **30 maja 2016 roku** zostaną opublikowane listy studentów w poszczególnych semestrach i blokach
- Odwołania od powyższej decyzji można składać w formie podania do dziekana do dnia **5 lipca 2016 roku**
- Osoby, które nie złożą deklaracji w podanym terminie zostaną skierowane na zajęcia w blokach, w których będą wolne miejsca



## Dodatkowe informacje:

1. Praca dyplomowa
2. Praktyka zawodowa
3. Studia drugiego stopnia
4. Ankietyzacja przedmiotów